



Srinivasa

INSTITUTE OF TECHNOLOGY & SCIENCE

Approved by AICTE, New Delhi, Affiliated to JNT University, Anantapur)

Ukkayapalli Village,
Hyderabad - Chennai
Bypass Road,
KADAPA - 516 002 (A.P.)
e-mail: srts99@gmail.com
website: www.sitskadapa.ac.in
Ph: & Fax : 08562-221001

LIST OF FULL TIME TEACHERS WITH Ph.D-2019-2020

S.NO.	EMPLOYEE NAME & DESIGNATION	QUALIFICATION	DESIGNATION	DEPARTMENT
1	Dr.P VARA PRASAD	M.TECH., Ph.D	PRINCIPAL	MECHANICAL ENGG.
2	DR.J VENKATA NAGA RAMESH	M.TECH., Ph.D	PROFESSOR	CSE
3	Dr.VASANTHA SWAMY NATHAN	M.TECH., Ph.D	PROFESSOR	ECE
4	G VENKATA SUBBAIAH	M.TECH., Ph.D	PROFESSOR	EEE


PRINCIPAL
Srinivasa Inst. of Technology & Science
UKKAYAPALLI (V) & (P)
KADAPA - 516 002. (A.P)

Belford University



The Board of the Belford University
has conferred upon

Masupulety Vara Prasad

in recognition of the satisfactory
fulfillment of the prescribed requirements,
the degree of

Doctor of Science
in Mechanical Engineering
(Cum Laude)

with all the rights, privileges and honors thereto
pertaining here and elsewhere.

Presented on the second day of June, two thousand and nine.



Harillan G.

President of the University

Michael Denech

Proost

Sanjiv

Executive Vice-President

Samuel

Dean



அண்ணாமலைப் பல்கலைக்கழகம் ANNAMALAI UNIVERSITY

Reg. No. : 005X02T13174



பொறியியற்புலம்
FACULTY OF ENGINEERING & TECHNOLOGY

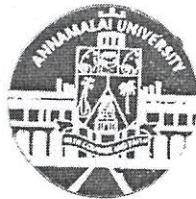
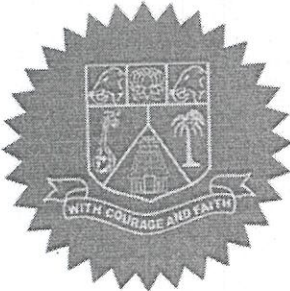
ஜூலை 2016 இல் மின்னணு மற்றும் தொடர்பியல் பிரிவில்
நடத்திய தேர்வுகளில் வசந்த ஸ்வாமிநாதன். ச தேர்ச்சியடைந்து
ஆய்வேட்டை மதிப்பிட முறையாக அமைக்கப்பெற்ற தேர்வுக்குழுவினர்சான்றளித்தபடி
ஆய்வியல் அறிஞர் பட்டம் பெறுதற்கு உரியவர் ஆகின்றார்
என அண்ணாமலைப் பல்கலைக்கழக ஆட்சிக்குழு இதன்வழி அறிவிக்கின்றது

The Syndicate of the Annamalai University hereby makes known
that VASANTHA SWAMINATHAN S has been admitted to the
Degree of DOCTOR OF PHILOSOPHY in ELECTRONICS AND COMMUNICATION
ENGINEERING
he/she having been certified by duly appointed examiners Who Valued
his/her thesis to be qualified to receive the same in JULY 2016 .

TITLE OF THE THESIS

NET FPGA IMPLEMENTATION OF ULTRA-LOW LATENCY TCP/IP FOR FINANCIAL
TRADING SYSTEMS

Given under the seal of the University



P. V. Srinivasan
PRINCIPAL
Srinivasa Inst. of Technology & Science
UKKAYAPALLI (V) & (P)
KADAPA - 516 002. (A.P.)

Annamalai Nagar - 608002
Dated :- 06/03/2017

R. S. Srinivasan
Deputy Controller of Examinations
(Academic)
துணை தேர்வாணையர் (கல்வி
சார்ந்த)

S. Srinivasan
Registrar
பதிவாளர்

S. Srinivasan
Vice-Chancellor
துணைவேந்தர்